



## Домашнее задание

### Для нечётных вариантов

Принять в качестве аргументов командной строки имена файлов. Убедиться, что его имя содержит расширение «.sp». Если нет, скрипт считает, что это не SPICE-нетлист, ругается и выходит.

Для каждого существующего нетлиста нужно вывести статистику:

- есть ли в нетлисте подсхемы (subckt) – вывести «yes» или «no»;
- вывести имена всех подсхем;
- вывести суммарное число строк, НЕ занимаемых подсхемами.

### Для чётных вариантов

Принять в качестве аргументов командной строки имена файлов. Убедиться, что его имя содержит расширение «.v». Если нет, скрипт считает, что это не Verilog-нетлист, ругается и выходит.

Считать данные из файла и вывести статистику:

- есть ли в нетлисте модули (module) – вывести «yes» или «no»;
- вывести имена всех модулей (считаем, что между именем и «(» стоит пробел);
- вывести суммарное число строк, занимаемых модулями.

**Работаем со списками! Списки имён подсхем, списки имён модулей!**